



Alberto Antonio del Barrio García es Ingeniero en Informática (2006) y Doctor en Ingeniería Informática (2011) por la Universidad Complutense de Madrid. Desde 2009 es profesor del Departamento de Arquitectura de Computadores y Automática de la Universidad Complutense de Madrid, y donde actualmente es Profesor Titular de Universidad.

Como investigador se ha especializado en el área del Diseño Automático y el diseño de componentes aritméticos optimizados, tanto en punto fijo como flotante, así como usando los formatos logarítmico y posit. Actualmente está centrado en el uso de este último formato en aplicaciones relacionadas con las redes neuronales profundas. Es revisor frecuente de las conferencias y revistas más destacadas del área (DAC, ICCAD, DATE, CODES+ISSS, IEEE Trans. On CAD, IEEE Trans. On Computers, DSP) y formando parte del comité de programa de algunas de ellas (DATE, IEEE/IFIP EUC, SummerSim). Ha dirigido 3 tesis doctorales y es autor o co-autor de más de 60 artículos de calidad contrastada, ya sea en revistas o en conferencias internacionales, entre las que se encuentran: IEEE Trans. On Emerging Topics in Computing, IEEE Trans. On Computers, IEEE Trans. On CAD, IEEE Trans. On Circuits and Systems (I y II), DSP, Computers in Industry, IEEE Design & Test, Springer MTA, ACM TECS, Microelectronics Journal, Integration, DATE, ASP-DAC, ICCD, o ARITH. Desde 2007 ha participado de forma continuada en proyectos competitivos y actualmente es el Investigador Principal del proyecto PARNASO, financiado por la Fundación BBVA a través del programa de Becas Leonardo. Además, ha realizado varias estancias de investigación en centros con reconocido prestigio internacional, recibiendo para ello becas competitivas: Northwestern University, University of California at Irvine y University of California at Los Angeles.

Entre los aspectos más destacados en su trayectoria docente destacan el curso 2013/2014, en el cual se encargó de implantar la asignatura “Sistemas Empotrados Distribuidos” en el Máster en Informática, el 2015/2016, curso en el que adaptó y comenzó a impartir la asignatura “Redes” del Grado en Informática en lengua inglesa o el curso 2020/2021, en el cual implantó la asignatura “Arquitectura y Programación de Computadores Cuánticos”. Ha sido IP de 2 Proyectos de Innovación y Mejora de la Calidad Docente, y participado en otros 5. Además, cuenta con 9 publicaciones en revistas docentes.